



Dipl.-Ing. R. Hoppe

Embedded Software Development

Person

<i>Name</i>	Ralf Hoppe
<i>Jahrgang</i>	1962
<i>Staatsangeh.</i>	Deutschland
<i>Wohnort</i>	Müllerstr. 25, 15366 Neuenhagen (bei Berlin)
<i>Telefon</i>	01520 1592665
<i>E-Mail</i>	ralf.hoppe@ieee.org
<i>Homepage</i>	freelancer.dfccgen.de
<i>Rechtsform</i>	Angehöriger der freien Berufe
<i>Gründung</i>	1. 2. 2007
<i>USt-IdNr.</i>	DE252281677
<i>Verfügbarkeit</i>	30. 8. 2021
<i>Einsatzort</i>	Großraum Berlin
<i>Haftpflicht</i>	Exali EX.MPI.43209

Kurzporträt

<i>Ausbildung</i>	Dipl.-Ing. Informationstechnik / Elektrotechnik
<i>Erfahrungen</i>	30 Jahre Software- und Hardwareentwicklung
<i>Schwerpunkt</i>	Embedded C/C++ Software (RTOS, Linux, Bare Metal)
<i>B Branchen</i>	IT-Sicherheit und Kryptographie, Kommunikations- und Netzwerktechnik, Telekommunikation, Nachrichtentechnik, Automatisierungstechnik, Medizintechnik, Automotive
<i>Fremdsprachen</i>	Englisch, gut in Wort und Schrift
<i>Mitgliedschaften</i>	Senior Member IEEE
<i>Hobbies</i>	Mathematik, Signalverarbeitung (www.dfccgen.de)

Erfahrungen & Kenntnisse

<i>Sprachen</i>	C/C++, Shell, (C)Make, Assembler
<i>Design</i>	UML (OOA/D), SA/RT, SDL/GR
<i>Werkzeuge</i>	GNU-Tools (gcc, make, autotools), Eclipse, Wind River Workbench, Enterprise Architect, Rational Rose, QAC, PC-Lint, Splint, Doxygen, Emacs, Xilinx SDK, MS Visual Studio, Clearcase, Git, Subversion, Lauterbach TRACE 32, Hitex-Emulator, Keil uVision & C51, IAR C-SPY & Compiler
<i>Plattformen</i>	Linux, VxWorks, FreeRTOS, Xilinx/Xilkernel, POSIX, Proprietär/Embedded, Smartcard
<i>Prozessoren</i>	Blackfin BF5xx, PowerPC MPC7xxx & PowerQUICC II/III MPC8xxx (Freescale/NXP), i.MX6 / ARM Cortex-A9 (Freescale), i.MX25 / ARM 9 (Freescale), Zynq-7000 / ARM Cortex-A9 (Xilinx), Microblaze (Xilinx), HD62 / ARM Cortex-A5 (Socionext), SPARC-V8 Leon3 (Gaisler Research), XScale ixp425 / ARM v5 (Intel), M16C (Mitsubishi), TLCS900L (Toshiba), SLE66CX32X (Infineon), 80C51 (Intel), x86 (Intel), SAB 80C535/537 (Siemens), DS 80C320 (Dallas), Z80 (Zilog)
<i>Schwerpunkte</i>	drahtgebundene und drahtlose Kommunikation, Security & Safety Critical Software (MISRA-C:2004 , CERT C Secure Coding Standard), hardwarenahe Softwareentwicklung

Projekte (Kurzfassung)

- 03/2021-07/2021 DMR Funksystem *DIPRA* (Seite 5)
- C++/Boost, ARM Angström Linux/POSIX, Blackfin DSP, POCSAG Protokoll, OTA Telefonbuch-Übertragung
- 01/2021-02/2021 SGX Kryptomodul (Seite 5)
- C/C++, Intel SGX, Linux/POSIX, TCP Server
- 05/2019-09/2020 *SIPROTEC-5* Weiterentwicklung (Seite 6)
- C++, ARM Cortex-A9 & PowerPC, VxWorks, Refactoring + IO141 Board
- 01/2017-03/2019 Gigabit IP Verschlüsselungsgerät *SITLine IP* (Seite 6)
- C, Xilinx Zynq & PowerPC, POSIX, Linux (Netzwerk-) Treiber, Kryptographie, 1G/10G Ethernet, Smartcard (CardOS/M5), SFP/PHY/MAC, SNMP + MIBs, CLI, SSH
- 05/2016-12/2016 EAGLE 3 FIPS Industrial Firewall (Seite 6)
- C/C++, Freescale/NXP PowerPC & PowerQUICC III, Linux, HiSecOS/HiLCOS, Security & Kryptographie, FIPS 140, WLAN, CAPWAP
- 11/2013-04/2016 Car-Infotainment – TV (Seite 7)
- C/C++, Socionext HD62 (ARM Cortex-A5), Freescale i.MX6 (ARM Cortex-A9), (Preempt-RT) Linux/POSIX + Treiber, DVB-T(2) / ISDB-T / T-DMB / DAB Frontend
- 03/2013-10/2013 Linux Kernel IBM System z (Seite 8)
- C, IBM System z, Linux, FUSE, QEMU
- 10/2012-02/2013 SDR – Software Defined Radio (Seite 8)
- C, Linux, FreeRTOS, AMP, SoC
- 07/2011-09/2012 Rail Switches MICE / RSP / EES (Seite 8)
- C, PowerQUICC II Pro, i.MX25 (ARM 9), VxWorks, SNMP, MIB, HTTP/HTML, HTTPS, OpenSSL, Layer 2 Protocol Security (DHCP, ARP)

- 07/2010–06/2011 Streitkräftegemeinsame Verbundfähige Funkgeräteausstattung - *SVFuA/SDR* (Seite 9)
— auf amtliche Veranlassung geheimgehalten —
- 10/2008–06/2010 Kommunikationsmodule für *SIPROTEC-5* Schutzgeräte (Seite 9)
- C/C++, SPARC-V8 Leon3 (StrongARM, ARM v4), VxWorks, Kernel, BSP, Netzwerk- und I/O-Treiber, TCP/IP, SNMP + MIBs, Ethernet, Multicast, PHY/SFP
- 02/2007–09/2008 *EAGLE 20* Industrial Firewall (Seite 9)
- C, XScale ixp425 (ARM v5), VxWorks, Kryptographie, PKI, TCP/IP, SNMP, VPN/IPSec, NAT, Firewall, Syslog, OpenSSL
- 02/2006–12/2006 Gigabit Ethernet (Link) Verschlüsselungsgerät *SITLine ETH* (Seite 10)
- C, PowerPC 74xx, VxWorks, Kryptographie, (Gigabit-) Ethernet, SNMP, MIB, BSP, PHY/SFP, Smartcard
- 05/2005–01/2006 4 x 34/45 Mbit/s und 622 Mbit/s ATM Verschlüsselungsgerät *SITLine ATM345/622* (Seite 10)
- C, Freescale PowerPC 74xx, VxWorks, Kryptographie, ATM, B-ISDN, SS7, UNI, SDH/SONET, PDH, E3/DS3, OAM, SNMP, Smartcard
- 11/2002–04/2005 4 x 155 Mbit/s ATM Verschlüsselungsgerät *SITLine ATM155* (Seite 11)
- C, Freescale PowerPC 74xx, VxWorks, Kryptographie, ATM, B-ISDN, SS7, UNI, SDH/SONET, OAM, PHY/SFP, SNMP
- 03/2002–10/2002 Demonstrator für BOS-Sicherheitskarten (Seite 12)
- C, Siemens SLE 66CX322P, CardOS/M4, Kryptographie, TETRA, USIM/UICC, Smartcard
- 03/2001–02/2002 BOS-Sicherheitskarten für TETRA End-to-End Encryption (Seite 13)
- C, Siemens SLE 66CX320P, CardOS/M4, Kryptographie, PKI, TETRA, GSM, SIM-ME, USIM/UICC, Smartcard
- 11/2000–02/2001 2 Mbit/s (Link) Verschlüsselungsgerät *SITLink* (Seite 13)
- C/Assembler, Motorola 68xxx, CardOS/M4, Smartcard, ISO 7816
- 04/2000–10/2000 Key Distribution für TETRA Air Interface Encryption (Seite 14)
- C/C++, Security, TETRA, MSVC/MFC
- 07/1999-03/2000 155 Mbit/s ATM-Verschlüsselungsgerät — Studie (Seite 14)
- Kryptographie, ATM
- 05/1999–06/1999 Worldspace Digital Radio *Encryption Node* (Seite 14)
- C, Dallas 80C320, Kryptographie, Smartcard, ISO 7816
- 10/1998-04/1999 Kryptomodul für Frankiermaschinen — *FPSM* (Seite 15)
- C/C++, Dallas 80C320, Kryptographie
- 01/1998–09/1998 Externer Herzschrittmacher *PACE 203* (Seite 15)
- C/Assembler, Mitsubishi M16C, Safety, Low-Power
- 08/1997-12/1997 Studie zu Low-Power Microcontrollern (Seite 15)
- 02/1997–07/1997 Entwurf und Umsetzung eines QM-Systems, Zertifizierung nach ISO 9001 (Seite 16)
- 09/1996–01/1997 Hochfrequenz-Ablationsgenerator *HAT 300* (Seite 16)

- 01/1995–08/1996 Externe Herzschrittmacher *PACE 202/PACE 202H* (Seite 16)
- 05/1992–12/1994 *BabyGuard* Apnoe-Monitor (Seite 16)
- 01/1991–04/1992 Langzeit-EKG *CardioDay1000* (Seite 17)
- 05/1990–12/1990 Meßdatenerfassungs- und Überwachungssystem (Seite 17)
- 02/1989–03/1990 CCITT Man-Machine-Language — MML (Seite 17)

Ausbildung

- 1984–1989 Studium an der "Hochschule für Verkehrswesen Friedrich List" Dresden (heute der TU Dresden zugehörig), Fachrichtung Informationstechnik, Spezialisierung Vermittlungstechnik (Telekommunikation)
 - Abschluß als Diplomingenieur mit der Gesamtnote *Sehr Gut*
 - Anerkannt durch den Senat Berlin am 26.04.1990 als Diplom im Studiengang Elektrotechnik an einer wissenschaftlichen Hochschule in der Bundesrepublik Deutschland einschließlich Berlin (West)
 - Thema der Diplomarbeit: "Erstellung und praktischer Funktionsnachweis funktioneller Programmversorgung des Systems ENSAD unter besonderer Berücksichtigung abgesetzter Bedien- und Betreiberfunktionen". Anwendung von Finite Message Machines zur Implementierung von SDL/GR-Spezifikationen in Pascal), Bewertung *Ausgezeichnet*
- 1988 Werkspraktikum als wissenschaftlicher Mitarbeiter am Institut für Nachrichtentechnik Berlin (Ost), Abt. Vermittlungstechnik/Software
- 1978–1981 Berufsausbildung mit Abitur
 - Facharbeiter für Nachrichtentechnik, Abschlußnote *Gut*
 - Abitur, Abschlußnote *Ausgezeichnet*
- 1968–1978 Polytechnische Oberschule, Abschlußnote *Ausgezeichnet*

Weiterbildung

- 2012 SDR Software Defined Radio – Grundlagen (Rohde & Schwarz)
- 2006 Ethernet Technologien – Grundlagen, Konzepte und Standards (ACTERNA)
- 2004 Objektorientierte Analyse und Design mit der UML (SOPHIST)
- 2003 ATAK – Test Automation on the InterWATCH (x-fabric)
- 2003 ATM Technology (TECHCOM)
- 2002 MS Project (Com 21)
- 2000 Erfolgreich Projekte leiten (Com 21)
- 2000 Programmieren mit C++ (SPC Computer Training)
- 2000 Teamtraining (Com 21)
- 2000 High-Performance Communication Networks (UNI Hannover)
- 1999, 2000 Präsentationstechniken, Stufe 1–2 (Com 21)
- 1999 Cryptography: Fundamentals and Applications (Ueli M. Maurer, Professor of Computer Science Information Security and Cryptography Research Group, ETH Zürich)
- 1999 System Design with VHDL (PLC 2)
- 1996 Software Validation and Verification for Medical Devices (EUROSPEC)
- 1996 Risikoanalyse von Medizinprodukten und FMEA (C.R.C. Partnerges.)
- 1989 Projektverwaltung unter UNIX – Make, RCS, SCCS
- 1989 UNIX

Veröffentlichungen

- [1] R. Dittmar, H. Herrmann, R. Hoppe: Smart Cards in der Ende-zu-Ende Verschlüsselung digitaler Funknetze (8. Deutscher IT-Sicherheitskongress des BSI). 2003

Projekte (Langfassung)

03/2021–07/2021 DMR Funksystem *DIPRA*

Abstrakt POCSAG Protokoll und OTA Telefonbuch-Übertragung für DMR Funksystem *DIPRA*

Link <https://www.radiodata.biz>

Branchen Funkkommunikation

Rollen Softwareentwickler

Schwerpunkte Embedded Softwareentwicklung

▷ *DIPRA* Switch SW 2400 (Debian/Ubuntu):

- POCSAG Protokoll (Radio-Paging Code #1)
- JSON (UDP) Server für Paging Requests
- SDM Verarbeitung und SQL Abfragen für Telefonbuch-Synchronisation
- Verteilung Telefonbuch für OTA Übertragung

▷ Basisstation BS 2400d (Ubuntu, Blackfin DSP): POCSAG (FSK) Modulation und Senden

▷ SE22xyD Funkgerät: Telefonbuch Synchronisation, inkl. SDM/OTA

Zielsystem ARM Angström / Intel x86 Linux, Blackfin BF527,

Sprachen C++/Boost, CMake, Google Protobuf, (Rapid) JSON, (Postgres) SQL

Werkzeuge Eclipse (2020-12), VisualDSP++ 5.1, CMake, GCC, PSQL, Subversion, Redmine, Jenkins, Emacs

Standards ITU-T M.584 (POCSAG), ETSI TS 102361-4

01/2021–02/2021 SGX Kryptomodul

Abstrakt Intel SGX basiertes FIPS 140 Kryptomodul für Linux

Link <https://www.resado.com>

Branchen IT-Sicherheit und Kryptographie

Rollen Softwareentwickler

Schwerpunkte Entwicklung (inkl. Unit Test) eines TCP Server und der Kommandoverarbeitung

Zielsystem Intel x86 (SGX) Linux/POSIX

Sprachen C/C++, CMake

Werkzeuge GCC, Clang, Valgrind, Doxygen, Jira, Git, GitLab (DevOps), MS Teams, Emacs

Standards FIPS 140-3

05/2019–09/2020 SIPROTEC-5 Weiterentwicklung

<i>Abstrakt</i>	SIPROTEC-5: Refactoring + IO141 Board SMV (LPIT)
<i>Link</i>	http://www.energy.siemens.com/...
<i>Branchen</i>	Energieversorgung
<i>Rollen</i>	Softwareentwickler
<i>Schwerpunkte</i>	Embedded Softwareentwicklung und Architektur, SMV Signalverarbeitung (IIR-Filter)
<i>Zielsystem</i>	ARM Cortex-A9 (Altera SOC) & PowerPC, VxWorks 6.9
<i>Sprachen</i>	C++ (MSVC, Diab, GCC), UML
<i>Werkzeuge</i>	MS Visual Studio, PlantUML, Jenkins, Clearcase, Doxygen, Emacs
<i>Standards</i>	IEC 61850, IEC 61869

01/2017–03/2019 SITLine IP

<i>Abstrakt</i>	SITLine IP: Platform Software und Treiber
<i>Link</i>	R&S SITLine IP Layer-3 Network Encryption
<i>Branchen</i>	IT-Sicherheit und Kryptographie, Netzwerktechnik
<i>Rollen</i>	Softwareentwickler, Security Consultant
<i>Schwerpunkte</i>	Embedded Softwareentwicklung <ul style="list-style-type: none">▸ Smartcard (Atos/Siemens CardOS/M5.x) Steuerung/Treiber sowie Krypto-Funktionalitäten▸ SFP/PHY und PCS/PMA/MAC (Xilinx, Marvell) Steuerung/Treiber▸ Ethernet Auto-Negotiation (inkl. Flow Control / Pause, MDIO)▸ Net-SNMP + MIB (-Compiler)▸ SSH/CLI und Login-Shell, Linux Passwort-Management▸ Syslog und Event-Handling▸ Built-in Tests (BIT) und Hardware-Überwachung
<i>Zielsystem</i>	Xilinx Zynq (ARM Cortex-A9), PowerPC 74xx, (Microsemi) SmartFusion, Linux/POSIX (distributed & multicore system)
<i>Sprachen</i>	C 99, Shell, CMake, UML, JSON
<i>Werkzeuge</i>	GNU-Tools, Git, Redmine (Wiki, Tickets), Gerrit (Review), Jenkins (Build), JFrog Artifactory, Enterprise Architect 13, Emacs, MobaXterm
<i>Standards</i>	ISO 7816, RFC 2863 (Interfaces-MIB), RFC 3411-3418 (SNMP), RFC 5543 (SNMPv3 Engine ID Discovery), RFC 5424 (Syslog), IEEE 802.3 & 802.1D

05/2016–12/2016 Industrial WLAN & Industrial Firewall

<i>Abstrakt</i>	EAGLE 3: FIPS 140-2 Portierungen; WLAN Controller/Access Point: Redundanzprotokolle & Fast Roaming
<i>Link(s)</i>	HiLCOS , HiSecOS
<i>Branchen</i>	IT-Sicherheit und Kryptographie, Netzwerktechnik, Automatisierungstechnik
<i>Rollen</i>	Softwareentwickler, Security Consultant
<i>Schwerpunkte</i>	Embedded Softwareentwicklung

- HiSecOS (Industrial Firewall EAGLE 3): FIPS 140 Anpassungen in:
 - GPL Komponenten: Net-SNMP, OpenSSH, Strongswan, Lighttpd, Keepalived, . . .
 - HiSecOS Software: SSL/TLS, SSH, VPN, RADIUS, VRRP, SNMP (USM) & MIBs, Log & Audit Trail, User Manager
 - Portierung von Algorithmen bzgl. des *OpenSSL* API für den FIPS Mode
- HiLCOS (OpenBAT/WLC): Performance-Optimierungen für WLAN Access Points (AP) und WLAN Controller (WLC) im:
 - Fast Roaming
 - Redundanzprotokoll, VRRP
 - CAPWAP Protokoll

<i>Zielsystem</i>	Freescal/NXP PowerPC & PowerQUICC III, Linux, LANCOM OS (LCOS)
<i>Sprachen</i>	C 99 / C++11, Shell, Make
<i>Werkzeuge</i>	GNU-Tools, Git, Subversion, Bitbucket, Virtualbox, XCA
<i>Standards</i>	RFC 5415 (CAPWAP), FIPS 140-2, NIST SP800-57, NIST SP800-131A, NIST SP800-38X

11/2013–04/2016 Car-Infotainment (TV)

<i>Abstrakt</i>	DVB-T(2) / ISDB-T / T-DMB / DAB Frontend
<i>Link</i>	http://www.hirschmann-car.com
<i>Branchen</i>	Automotive
<i>Rollen</i>	Softwareentwickler
<i>Schwerpunkte</i>	Embedded Softwareentwicklung, Qualitätskontrolle von Zuliefer-Firmware

- Tuning, Diversity (MRC)
- Statistiken
- Hardware-Steuerung und -Abstraktion
- Firmware-Management
- Linux-Kernel (SPI, SDIO, MMC, MTD)
- Transportstrom (TS) Routing

<i>Zielsystem</i>	Fujitsu/Socionext HD62 Multiformat Decoder SoC (Quad-Core ARM Cortex-A5), Freescale i.MX6 Solo (ARM Cortex-A9), Embedded Linux (Treiber, Bibliotheken, POSIX, Multi-Threading), U-Boot
<i>Sprachen</i>	C/C++, Shell, Make, UML
<i>Werkzeuge</i>	GNU-Tools (gcc, make, . . .), Lauterbach TRACE32, PC-Lint, Subversion, Eclipse, Enterprise Architect, Freescale MfgTool, Teamcity
<i>Standards</i>	ETSI DVB-T / DVB-T2 / DAB, ISO MPEG-2 TS

03/2013–10/2013 Linux-Kernel IBM System z

<i>Abstrakt</i>	Linux Kernel-Entwicklung für IBM System z
<i>Link</i>	http://www.ibm.com/...
<i>Branchen</i>	IT (Großrechner)
<i>Rollen</i>	Softwareentwickler
<i>Schwerpunkte</i>	Linux Treiber, FUSE, QEMU, libvirt
<i>Zielsystem</i>	IBM System z, Linux (S/390)
<i>Sprachen</i>	C 99, (Bash-) Shell, Groff/Troff, XML
<i>Werkzeuge</i>	GNU-Tools (gcc, gdb, make, ...), Emacs, L ^A T _E X, Git, Lotus Notes

10/2012–02/2013 SDR – Software Defined Radio

<i>Abstrakt</i>	Software Defined Radio (SDR)
<i>Link</i>	http://www.rohde-schwarz.de/...
<i>Branchen</i>	Militär, Funkkommunikation
<i>Rollen</i>	Softwareentwickler
<i>Schwerpunkte</i>	Embedded Softwareentwicklung
	<ul style="list-style-type: none">▸ (Peta-) Linux/FreeRTOS AMP-System (inkl. Bootloader, Toolchain)▸ SoC Performance-Untersuchungen und -Abschätzungen (Linux RPMsg/Virtio, ARM L2 Cache Controller PL-310)▸ Definition von C/C++ Coding Rules
<i>Zielsystem</i>	Dual-Core ARM-SoC, Linux, FreeRTOS 7.x
<i>Sprachen</i>	C 99, (Bash-) Shell

07/2011–09/2012 Rail Switches MICE / RSP / EES

<i>Abstrakt</i>	SNMP over HTTP(S), Layer 2 Protocol Security: DHCP Snooping, IP Source Guard (IPSG), Dynamic ARP Inspection (DAI), DHCP Layer 2 Relay (DHCP Option 82)
<i>Link</i>	http://www.hirschmann.com/...
<i>Branchen</i>	Netzwerktechnik, Automatisierungstechnik
<i>Rollen</i>	Softwareentwickler
<i>Schwerpunkte</i>	Requirements Engineering, Embedded Softwareentwicklung
	<ul style="list-style-type: none">▸ SNMP over HTTP(S): Authentisierung, HTTP(S) Tunnel, OpenSSL▸ Web Server Plugin/Interface (EmWeb, Lighttpd, Wind River Web Server)▸ SNMP Agent (EMANATE/Lite, Envoy)▸ Layer 2 Protocol Security: Fastpath-Erweiterungen, SNMP/MIB, CLI
<i>Zielsystem</i>	Freescale PowerQUICC II Pro, Freescale i.MX25 (ARM 9), VxWorks 6.8, Linux (POSIX)
<i>Sprachen</i>	C 99
<i>Werkzeuge</i>	Wind River Workbench, Eclipse, Subversion, Doxygen, Net-SNMP, IxNetwork, Lauterbach TRACE32, Klocwork, MS-Office, Emacs
<i>Standards</i>	RFC 1866 (HTML 2.0), RFC 2616 (HTTP/1.1), RFC 1738/3986 (URL/URI), RFC 3417 (SNMP Transport Mappings), RFC 2131 (DHCP), RFC 2132/3046 (DHCP Options), RFC 5227 (ACD), W3C XML

07/2010–06/2011 Streitkräftegemeinsame Verbundfähige Funkgeräteausstattung - SVFuA

Abstrakt	Software Defined Radio (SDR) - Sende-/Empfangsmodul HF
Link	http://www.hmk.atlas-elektronik.com
Branchen	Militär, Funkkommunikation
Rollen	Softwareentwickler
...	— auf amtliche Veranlassung geheimgehalten —

10/2008–06/2010 SIPROTEC-5 Communication Modules

Abstrakt	Kommunikationsmodule für SIPROTEC-5 Schutzgeräte
Link	http://www.energy.siemens.com/...
Branchen	Energieversorgung, Automatisierungstechnik, Netzwerktechnik
Rollen	Softwareentwickler
Schwerpunkte	Embedded Softwareentwicklung <ul style="list-style-type: none">▸ END/IO-Treiber (AMBA APB/AHB), Kernel▸ SPARC-V8 BSP/Scheduler, RTP▸ Ethernet, SNMP, MIBs▸ TCP/IP, Router/Switch
Zielsystem	SPARC-V8 Leon3 (StrongARM, ARM v4), VxWorks 6.5 (PID 3.5)
Sprachen	C 99, C++ 03
Werkzeuge	Wind River Workbench 2.6.1, Diab 5.5.1, MS Visual Studio, Rational Rose (UML), Gaisler Research Tools, Clearcase, Doxygen, MS-Office
Standards	IEEE 802.3, RFC 25xx (SNMPv2/3 MIB)

02/2007–09/2008 EAGLE 20 Industrial Firewall / VPN-Router

Abstrakt	Firewall und VPN-Gateway für industrielle Netzwerke
Link	http://www.hirschmann.com/...
Branchen	Informationssicherheit, Netzwerktechnik, Automatisierungstechnik
Rollen	Softwarearchitekt, Softwareentwickler, Security-Consultant
Schwerpunkte	Embedded Softwareentwicklung <ul style="list-style-type: none">▸ Ethernet, TCP/IP, Router/Switch▸ VPN/IPsec, OpenSSL▸ Firewall, NAT▸ SNMP▸ Syslog▸ BSP (ixdp425), Bootloader
Zielsystem	Intel XScale ixp425 (ARM v5), VxWorks 6.5 (PNE 3.5/3.6)
Sprachen	C 99
Werkzeuge	Wind River Workbench 2.6.1, Lauterbach TRACE32, Klocwork, Borland SilkCentral, GNU-Tools (gcc, make, ...), CVS, OpenSSL, Doxygen, MS-Office
Standards	MISRA-C, RFC 24xx/43xx (IPsec), RFC 3164 (BSD syslog)

02/2006–12/2006 Gigabit Ethernet Link Encryptor *SITLine ETH*

Abstrakt Verschlüsselungsgerät für Fast-/Gigabit-Ethernet

Link <http://www.sit.rohde-schwarz.com/...>

Branchen Informationssicherheit, Kommunikationstechnik

Rollen Projektleiter, Softwarearchitekt, Softwareentwickler

Schwerpunkte

- Gesamtkonzept, Realisierungskonzept, Kryptoalgorithmen, Fertigungs- und Servicekonzept
- Requirements Engineering: Traffic-Encryption, Key-Agreement und -Exchange, Ethernet-Rahmenstrukturen und -protokolle, Physical Layer, Transceiver, MIB-II, MAU-MIB
- Systemarchitektur
- Embedded Softwaredesign und -Implementierung
 - BSP (Sandpoint SP74xx)
 - Hardware Abstraction Layer (Key-Storage, MAC-Frame Insertion, Sensoren, FPGA- und CPLD-Schnittstellen, I²C, Flash, EEPROM, EC-Prozessor, Smartcard, Interrupt- und Event-Handling, Baugruppenidentifikation, ...)
 - Hardware-Überwachung (Temperaturen, Spannungen, Tamper, ...)
 - SFP-Transceiver Detektion, Handling, Parameterauswertung
 - Ethernet-Treiber für Inband-Management
 - System-Startup, Task-Management, Exceptions-Handling
- Configuration Management
- Projektmanagement und -controlling

Zielsystem Freescale PowerPC 74xx, VxWorks 6.3

Sprachen C 89

Werkzeuge Rational Rose, Clearcase, Doors, Wind River Workbench, Doxygen, GNU-Tools (gcc, make, ...), DMS, PDM, MS-Project, proAlpha, Lotus Notes, MS-Office

Standards IEEE 802.1/2/3, IEEE 802.10, ANSI (X3.263), ITU-T (G.957, X.509), IETF (MIB-II, MAU-MIB, SMI, SNMP), CE (Umweltprüfungen, Sicherheitsrichtlinie, EMV-Richtlinie, R&TTE/FTEG, RoHS), ISO 7816

05/2005–01/2006 4 x 34/45 Mbit/s und 622 Mbit/s ATM Encryptor *SITLine ATM345/622*

Abstrakt ATM-Verschlüsselungsgeräte für E3/DS3 und SDH/SONET als Derivate des 155 Mbit/s ATM Encryptors

Link <http://www.sit.rohde-schwarz.com/...>

Branchen Informationssicherheit, Kommunikationstechnik, Telekommunikation

Rollen Projektleiter, Softwarearchitekt, Softwareentwickler

Schwerpunkte

- Gesamtkonzept, Realisierungskonzept, Fertigungs- und Servicekonzept, Datenblatt
- Requirements Engineering: Transportprotokolle E3/DS3, STM-4-4c/OC-12c (Physical Layer), SNMP, MIB-II, DS3-MIB, SONET-MIB
- Systemarchitektur
- Embedded Softwaredesign und -Implementierung

- Ansteuerung PMC Sierra Framer (SDH/SONET, Physical Layer)
 - Bereitstellung von Statistikdaten für MIB-II, SONET- und DS3-MIB
 - Konfiguration Physical Layer per SONET- und DS3-MIB
 - Physical Layer OAM (Availability, AIS, LOS, LOF, ...)
 - SFP-Transceiver Detektion, Handling, Parameterauswertung
- System Testing mit ATM-, SDH/SONET- und E3/DS3-Protokolltestern
 - CE-Konformität (Umweltprüfungen, Sicherheitsprüfungen, EMV, RoHS, FTEG/R&TTE)
 - Configuration Management
 - Projektmanagement und -controlling

<i>Zielsystem</i>	Freescal PowerPC 74xx, VxWorks 5.5
<i>Sprachen</i>	C 89
<i>Werkzeuge</i>	Rational Rose, Clearcase, Tornado, Doxygen, QAC, GNU-Tools (gcc, make, ...), DMS, PDM, MS-Project, proAlpha, Lotus Notes, MS-Office, Visio
<i>Standards</i>	ATM-Forum (E3, DS3), ETSI (PLCP, PHY), ITU-T (PDH, E3), ANSI (SONET, DS3)

11/2002–04/2005 4 x 155 Mbit/s ATM Encryptor *SITLine ATM155*

<i>Abstrakt</i>	ATM-Verschlüsselungsgerät für SDH/SONET
<i>Link</i>	http://www.sit.rohde-schwarz.com/...
<i>Branchen</i>	Informationssicherheit, Kommunikationstechnik, Telekommunikation
<i>Rollen</i>	Projektleiter, Softwarearchitekt, Software- und Hardwareentwickler
<i>Schwerpunkte</i>	

- Gesamtkonzept, Realisierungskonzept, Sicherheitskonzept, Fertigungs- und Servicekonzept
- Requirements Engineering: Traffic-Encryption, Key-Agreement (SME), -Exchange (SKE), -Changeover (SKC), ATM Traffic Management und OAM, UNI 3.1/4.0 Signalisierung, Transportprotokoll STM-1/OC-3c (Physical Layer), Smartcard, SNMP, MIB-II, SONET-MIB, ATM-MIB
- Systemarchitektur
- Embedded Softwaredesign und -Implementierung
 - Ansteuerung PMC Sierra Framer (Physical Layer)
 - Bereitstellung von Statistikdaten für MIB-II, SONET- und DS3-MIB
 - Konfiguration Physical Layers per SONET- und DS3-MIB
 - Physical Layer OAM (Availability, AIS, RDI, LOS, ...)
 - ATM Layer Operating & Maintenance (OAM)
 - SFP-Transceiver Detektion, Handling, Parameterauswertung
 - Ethernet-Controller (i82551) Konfiguration
 - Hardware-Überwachung (Temperaturen, Spannungen, Tamper, etc.)
 - Chipkartenansteuerung, T=1 Protokoll, ISO 7816 Kommandos
 - Ansteuerung des EC-Prozessors
 - System-Startup, Run-Level Management und Task-Verwaltung
 - Interrupt-, Exception-, Event-Handling
 - Bootloader, Kernelkonfiguration, Module-Loader
 - Fertigungs- und Serviceschnittstellen für Endmontage/Inbetriebnahme und Baugruppenfertigung
- Hardwareentwicklung

- Hardware-Konzepte, Bussysteme, Datenpfade, Performance, Timing
- Schematic Mainboard: PowerPC 7447, Bridge, Flash, SRAM, SDRAM, ZBT-RAM, EEPROM, FPGA, CPLD, PCI, UTOPIA Level 2
- System Testing
 - Testplan, Testspezifikationen, CE-Prüfungen
 - Black-Box Testing mit ATM- und SDH/SONET-Protokolltestern (Navtel/Interwatch)
- CE-Konformität (Umweltprüfungen, Sicherheitsprüfungen, EMV, RoHS, FTEG/R&TTE), Konstruktion
- Configuration Management
- Projektmanagement und -controlling
- Überwachung und Umsetzung von Hausvorschriften im Prozeß der Hardware- und Softwareentwicklung, Qualitätssicherung

<i>Zielsystem</i>	Freescale PowerPC 74xx, VxWorks 5.5
<i>Sprachen</i>	C 89, TCL
<i>Werkzeuge</i>	Visula, Rational Rose, Clearcase, Tornado, Doxygen, QAC, GNU-Tools (gcc, make, ...), DMS, PDM, MS-Project, proAlpha, Lotus Notes, MS-Office, Visio
<i>Standards</i>	ATM-Forum (ATM Security Specification, UNI 3.1, UNI 4.0 Signalisierung, Traffic Management, ILMI, UTOPIA), ETSI (B-ISDN, DSS2, OAM, AAL-5, SAAL, SDH, BER), ANSI (ATM, SONET), ITU-T (B-ISDN, OAM, AAL-5, PHY, DSS2, SAAL, SDH, BER, X.509), IETF (ATM-MIB, MIB-II, IPOA-MIB, SONET-MIB, SMI, SNMP), CE (Umweltprüfungen, Sicherheitsrichtlinie, EMV-Richtlinie, R&TTE/FTEG, RoHS), ISO 7816

03/2002–10/2002 Demonstrator für BOS-Sicherheitskarten

<i>Abstrakt</i>	Demonstrator für End-to-End Encryption (E2E) SIM im Rahmen des TETRA Pilotversuches Aachen
<i>Link</i>	http://www.bdbos.bund.de
<i>Rollen</i>	Projektleiter, Softwareentwickler
<i>Branchen</i>	Behörden und Organisationen mit Sicherheitsaufgaben (BOS), Militär, Informationssicherheit
<i>Schwerpunkte</i>	Smartcard (UICC, USIM, TETRA-SIM, E2E-SIM), End-to-End Encryption im Bündelfunksystem TETRA

- Spezifikation der Schnittstellen zu TETRA-Endgeräten von Nokia und Motorola
- Softwaredesign und Implementierung
- Configuration Management
- Projektmanagement und -controlling

<i>Zielsystem</i>	Infineon Security Controller SLE 66CX322P, CardOS/M4.01a
<i>Sprachen</i>	C, C++
<i>Werkzeuge</i>	Hitex-Emulator, Keil uVision & C51, MS Visual Studio, Rational Rose, Clearcase, Doxygen, QAC, Make, MS-Project, Lotus Notes, MS-Office, Visio

03/2001–02/2002 BOS-Sicherheitskarten für TETRA End-to-End Encryption

<i>Abstrakt</i>	Chipkarten für die Ende-zu-Ende Verschlüsselung in Funknetzen der deutschen Sicherheitsbehörden
<i>Link</i>	http://www.bdbos.bund.de
<i>Rollen</i>	Projektleiter, Softwarearchitekt, Softwareentwickler
<i>Branchen</i>	Behörden und Organisationen mit Sicherheitsaufgaben (BOS), Militär, Informationssicherheit
<i>Schwerpunkte</i>	Smartcard (UICC, USIM, TETRA-SIM, E2E-SIM, GSM-SIM), End-to-End Encryption im Bündelfunksystem TETRA
	<ul style="list-style-type: none">▸ Public Key Infrastructure (PKI) Konzept in Zusammenarbeit mit T-Systems, BSI▸ Spezifikation der Sicherheits-Prozessorchipkarten, insbesondere der End-to-End Encryption (E2E) SIM; veröffentlicht in englischer Sprache▸ Package-Softwareentwicklung für Siemens CardOS/M4.01a Chipkarte▸ Optimierung der E2E-SIM Endgerätekarte für Echtzeit-Sprachverschlüsselung in Endgeräten▸ Testplanung, Modultests, Erstellung von Test-Suites mit CSF-Scripten▸ Configuration Management▸ Projektmanagement und -controlling
<i>Zielsystem</i>	Infineon Security Controller SLE66 CX320P, CardOS/M4.01a
<i>Sprachen</i>	C, C++
<i>Werkzeuge</i>	Hitex-Emulator, Keil uVision & C51, MS Visual Studio, Rational Rose, Clearcase, Doxygen, QAC, Make, MS-Project, Lotus Notes, MS-Office, Visio
<i>Standards</i>	ISO 7812, ISO 7816, ISO 14443, ETSI/3GPP UICC, (U)SIM, (U)SAT, CAT, GSM SIM-ME, TETRA SIM-ME, EMV 2000, TETRA MoU (SFPG), CT-API, PC/SC

11/2000–02/2001 2 Mbit/s Link Encryptor *SITLink*

<i>Abstrakt</i>	Chipkarten für Link Encryptor
<i>Link</i>	http://www.sit.rohde-schwarz.com
<i>Rollen</i>	Softwareentwickler
<i>Branchen</i>	Informationssicherheit, Kommunikationstechnik
<i>Schwerpunkte</i>	Softwareentwicklung
	<ul style="list-style-type: none">▸ T=1 Protokoll (Siemens CardOS/M4 Chipkarte)▸ Chipkarten-Personalisierungssoftware
<i>Zielsystem</i>	Motorola 68xxx, Windows
<i>Sprachen</i>	C
<i>Werkzeuge</i>	Hitex-Emulator, Keil uVision & C51, MS Visual Studio
<i>Standards</i>	ISO 7812, ISO 7816

04/2000–10/2000 Key Distribution für TETRA Air Interface (AI) Encryption

Abstrakt	Schlüsselgenerierungs- und Verteilsystem für die Verschlüsselung auf der Luftschnittstelle des Bündelfunksystems TETRA
Link	http://www.rohde-schwarz.com
Rollen	Projektleiter, Softwarearchitekt, Softwareentwickler
Branchen	Informationssicherheit, Kommunikationstechnik
Schwerpunkte	<ul style="list-style-type: none">▸ Spezifikation, UML-Softwaredesign▸ Embedded Softwareentwicklung: Verschlüsselungsalgorithmus Safer+▸ Testing, Qualitätssicherung▸ Configuration Management
Sprachen	C, C++
Werkzeuge	Rational Rose, MS Visual Studio, QAC++, PVCS, MS-Office, Visio
Standards	TETRA SIM-ME (ETS 300812), TETRA Security (ETS 300392-7, 300393-7, 300396-6), TETRA MoU (SFPG), SAGE

07/1999-03/2000 155 Mbit/s ATM-Verschlüsselungsgerät (Studie)

Abstrakt	Konzept eines ATM-Verschlüsselungsgerätes für den IVBB, Phase 0 (Zusammenarbeit mit BSI, IABG, Cellware Broadband)
Rollen	Projektleiter, Analytiker, Systemarchitekt
Branchen	Informationssicherheit, Kommunikationstechnik, Telekommunikation
Schwerpunkte	Requirements Engineering, Systementwurf
Werkzeuge	MS Office, Visio
Standards	ATM-Forum, ITU-T

05/1999–06/1999 Worldspace Digital Radio *Encryption Node*

Abstrakt	Realisierung von Sicherheitsfunktion im Kryptomodul des zur Infrastruktur gehörenden <i>Encryption Node PC</i>
Link	http://www.worldspace.com
Rollen	Softwareentwickler
Branchen	Informationssicherheit, Kommunikationstechnik
Schwerpunkte	Embedded Softwareentwicklung von Verschlüsselungsalgorithmus und Chipkartenanbindung (T=1 Protokoll)
Zielsystem	Dallas DS80C320
Sprachen	C
Werkzeuge	Hitex-Emulator, Keil uVision & C51
Standards	ISO 7816

10/1998-04/1999 Kryptomodul für Frankiermaschinen (*FPSM*)

Abstrakt Design und Implementierung eines Schlüsselverteilungsprotokolls nach ANSI X9.17

Link <http://www.francotyp.com/de>

Rollen Softwareentwickler

B Branchen Informationssicherheit, Kommunikationstechnik

Schwerpunkte

- Embedded Softwareentwicklung: ANSI X9.17 Key Distribution
- Testspezifikation und -Umgebung (TCP/IP, Sockets)
- Integration in Kryptomodul

Zielsystem Dallas DS80C320 (80C51)

Sprachen C, C++

Werkzeuge MS Visual Studio, MS Office

Standards ANSI X9.17, FIPS 140

01/1998–09/1998 Externer Herzschrittmacher *PACE 203*

Abstrakt Software- und Hardwareentwicklung für einen externen Herzschrittmacher neuer Generation

Link <http://www.osypkamed.de>

Rollen Projektleiter, Systemarchitekt, Software- und Hardwareentwickler

Branche Medizintechnik

Schwerpunkte

- Anforderungsanalyse (SA/RT), Designmodellierung (SDRTS), Verifikation & Validierung → V-Modell
- Entwicklung der Digitalhardware: Microcontroller, LCD, CPLD, SRAM, EEPROM, Flash, SPI, RS-232c
- Entwicklung der Analoghardware: Filter, OPA, PGA, AGC, S&H, D/A, A/D, DC/DC
- Implementierung Real-Time Software für Mikrokern (OS) und Schrittmacher-Betriebsarten

Zielsystem Mitsubishi M16C

Sprachen C, Assembler, ABEL

Werkzeuge PADS 2000 Logic, MathCAD, IAR C-SPY & Compiler, ICE

Standards FDA, DIN (EN 60601-2-31, VDE 0750), ISO 5841

08/1997-12/1997 Studie zu Low-Power Microcontrollern

Abstrakt Studie zu Low-Power Microcontrollern für zukünftige externe Herzschrittmacher, inklusive Evaluation der Toshiba TLCS900L Familie

Rollen Projektleiter, Software- und Hardwareentwickler

Branche Medizintechnik

04/1997–07/1997 Entwurf und Umsetzung eines QM-Systems, Zertifizierung nach ISO 9001

09/1996–03/1997 Hochfrequenz-Ablationsgenerator *HAT 300*

Abstrakt	Embedded Softwareentwicklung für ein medizinisches Gerät zur intrakardialen und intraoperativen HF-Ablation
Link	http://www.osypka.de
Rollen	Softwarearchitekt, Softwareentwickler
Branche	Medizintechnik
Schwerpunkte	Systemspezifikation in SDL/GR und SA/RT, Entwicklung Realtime-Software
Zielsystem	Siemens Microcontroller SAB 80C537 (80C51)
Sprachen	C, Assembler
Werkzeuge	Hitex-Emulator, Keil uVision & C51, EasyCASE, Crystal Reports, MS Office, Visio

01/1995–08/1996 Externe Herzschrittmacher *PACE 202/PACE 202H*

Abstrakt	Software- und Hardwareentwicklung für externe Herzschrittmacher (Handheld, Battery-Powered)
Link	http://www.osypka.de
Rollen	Projektleiter, Systemarchitekt, Software- und Hardwareentwickler
Branche	Medizintechnik
Schwerpunkte	<ul style="list-style-type: none">▸ Anforderungsanalyse (SA/RT), Designmodellierung (SDRTS), Verifikation & Validierung → V-Modell▸ Entwicklung der Low-Power Digitalhardware: Microcontroller, LCD, SRAM, EEPROM, SPI, RS-232c▸ Entwicklung der Analoghardware: Filter, Instrumentenverstärker, OPA, PGA, AGC, S&H, D/A, A/D, DC/DC▸ Embedded Softwareentwicklung (Echtzeit)▸ Körper- und Elektrodennachbildungen, Stimulationsmodelle, Ausfallratenanalyse, MTBF, FMEA
Zielsystem	Siemens Microcontroller SAB 80C535 (80C51)
Sprachen	C, Assembler
Werkzeuge	PADS 2000 Logic, MathCAD, Hitex-Emulator, Keil uVision & C51, EasyCASE, Crystal Reports, MS Office, Visio
Standards	FDA, DIN (EN 60601, VDE 0750), IEC 601

05/1992–12/1994 *BabyGuard* Apnoe-Monitor

Abstrakt	Überwachungs- und Auswertesystem für Atmung und EKG von Kindern
Link	http://www.babyguard.eu
Rollen	Softwareentwickler
Branche	Medizintechnik
Schwerpunkte	Softwareentwicklung für Datenanalyse und graphische Ausgaberroutinen
Zielsystem	Intel x86, EGA/VGA-Controller
Sprachen	Pascal, Assembler
Werkzeuge	Turbo-Pascal

01/1991–04/1992 Langzeit-EKG *CardioDay1000*

<i>Abstrakt</i>	System zur magnetischen Aufzeichnung, Wiedergabe und Auswertung von Langzeit-EKG's
<i>Link</i>	http://www.getemed.net
<i>Rollen</i>	Software- und Hardwareentwickler
<i>Branche</i>	Medizintechnik
<i>Schwerpunkte</i>	Software- und Hardwareentwicklung
	▸ analoge/digitale magnetische Aufzeichnung und Wiedergabe (Hardware): Iso-OPA, Entzerrer, SC-Filter, Referenzspur-Kodierung und Dekodierung, PLL-Design
	▸ ISA-Bus (Hardware)
	▸ Software
<i>Zielsystem</i>	Intel x86
<i>Sprachen</i>	Pascal, Assembler
<i>Werkzeuge</i>	Orcad, Turbo-Pascal

05/1990–12/1990 Meßdatenerfassungssystem

<i>Abstrakt</i>	Erfassungs- und Auswertesystem zur Anwendung bei Temperatur-Langzeitmessungen mit vielen Sensoren
<i>Rollen</i>	Software- und Hardwareentwickler
<i>Branche</i>	Medizintechnik
<i>Schwerpunkte</i>	Software und Hardwareentwicklung
	▸ ISA-Bus (Hardware)
	▸ Meßwertaufnahme und -auswertung (Software)
<i>Zielsystem</i>	Intel x86
<i>Sprachen</i>	Pascal, Assembler
<i>Werkzeuge</i>	Orcad, Turbo-Pascal

02/1989–03/1990 CCITT Man-Machine-Language (MML)

<i>Abstrakt</i>	User-Interface für digitale Vermittlungsstelle
<i>Rollen</i>	Softwareentwickler
<i>Branchen</i>	Telekommunikation
<i>Schwerpunkte</i>	Softwareentwicklung
	▸ Man-Machine Language (MML), EBNF, SDL
	▸ Compiler-Generatoren, Yacc/Lex
	▸ Screen/Curses User-Interfaces
	▸ Terminal-Datenübertragung (BSC)
<i>Zielsystem</i>	UNIX
<i>Sprachen</i>	C89 (K&R)
<i>Werkzeuge</i>	UNIX-Tools (cc, ld, make, yacc, lex, vi, ...)
<i>Standards</i>	ITU-T (ehemals CCITT, Z.300 ff.)